



Fondé en 1987, STMicroelectronics est aujourd'hui le premier fabricant européen de semi-conducteurs avec plus de 45 000 collaborateurs et est présent dans 36 pays. Nos composants sont au cœur de tous les systèmes électroniques de télécommunication, informatique, automobile, grand public, cartes à puces... Nous recherchons :

<p>Intitulé</p>	<p>Developpement d'une méthode innovante de calibration des températures de fours de recuit utilisés sur les équipements de photolithographies des circuits nanométriques</p>
<p>Descriptif</p>	<p>Dans un contexte industriel de tres haute technologie, nous proposons un stage dans l'atelier photolithographie de l'usine STMicroelectronics 300mm de Crolles, au sein de l'équipe Process Engineering.</p> <p>Le but du stage est de développer une méthodologie innovante permettant de calibrer les différentes résistances des modules de « Post exposure bake », (recuit d'une résine photosensible) par des mesures dimensionnelles sur plaques de Silicium processées in-situ.</p> <p>Le mode opératoire devra s'appuyer sur un travail de modelisation approfondie des échanges « thermiques » des résistances entre elles, et différents algorithmes mathématiques seront testés.</p> <p>Cette méthodologie doit garantir une meilleure uniformité dimensionnelle des motifs exposés sur les plaques, pour l'ensemble des technologies submicroniques avancées.</p> <p>Ce travail débouchera sur la mise en place d'un système expert permettant d'améliorer la réactivité des Ingenieurs de maintenance pour ajuster les températures de post exposure bake.</p> <p>La méthodologie développée sur les « Post exposure bake » doit être testée sur les « Post application bake » (recuit de la résine avant l'exposition aux UV), pour améliorer les profils d'épaisseurs des résines photosensibles.</p>
<p>Niveau d'étude requis</p>	<p>Bac +5</p>
<p>Compétences requises</p>	<p>Initiative/Autonomy Semiconductor Process Team Work/Cooperation Reporting of Activities Photolithography/Photomasking Ability to work in a Wafer Fab environment (Cleanroom) Good communication skill The candidate will have to manage Engineering projects in order to improve Industrial Parameters of high end Technologies, on 300 mm Wafers.</p>

Dates et lieu du stage	6 mois – Site de Crolles
Référence : manager recruteur : Contact RH :	107605 jean-luc.bataillon@st.com isabelle.le-rouzo@st.com
<p>Merci de postuler en ligne sur http://jobs.st.com en indiquant le numéro de l'offre ci-dessus</p>	